

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第5975345号
(P5975345)

(45) 発行日 平成28年8月23日(2016.8.23)

(24) 登録日 平成28年7月29日(2016.7.29)

(51) Int. Cl. F 1
H 0 1 F 7/20 (2006.01) H 0 1 F 7/20 Z

請求項の数 5 (全 15 頁)

(21) 出願番号	特願2012-266474 (P2012-266474)	(73) 特許権者	000004606 ニチコン株式会社
(22) 出願日	平成24年12月5日(2012.12.5)		京都府京都市中京区烏丸通御池上る二条殿町551番地
(65) 公開番号	特開2014-112602 (P2014-112602A)	(73) 特許権者	505374783 国立研究開発法人日本原子力研究開発機構
(43) 公開日	平成26年6月19日(2014.6.19)		茨城県那珂郡東海村大字舟石川765番地1
審査請求日	平成27年6月24日(2015.6.24)	(74) 代理人	110000475 特許業務法人みのり特許事務所
		(72) 発明者	戸田 克則 京都府京都市中京区烏丸通御池上る二条殿町551番地 ニチコン株式会社内

最終頁に続く

(54) 【発明の名称】 電磁石用電源装置

(57) 【特許請求の範囲】

【請求項1】

電磁石にパルス状電流を印加する電磁石用電源装置であって、

第1電圧で予め充電された第1コンデンサの第1放電電流を前記電磁石に供給することにより、前記パルス状電流を頂部まで立ち上げ、かつ前記電磁石の逆起電圧による回生電流を前記第1コンデンサに回生させることにより、前記パルス状電流を前記頂部から立ち下げる第1電流源と、

前記パルス状電流の立ち上げ後に、前記第1電圧よりも低い第2電圧で予め充電された第2コンデンサの第2放電電流を前記電磁石に供給し、さらにその後、前記第2電圧よりも低い第3電圧で予め充電された、前記第2コンデンサよりも静電容量値の大きい第3コンデンサの第3放電電流を前記第2放電電流とともに前記電磁石に供給することにより、前記パルス状電流の立ち下げ前まで前記パルス状電流を前記頂部において維持する第2電流源と、

を備え、

前記パルス状電流の立ち下げの途中で、前記回生電流の回生先が前記第1電流源から前記第2電流源に切り替わることを特徴とする電磁石用電源装置。

【請求項2】

前記回生電流の回生先が前記第1電流源から前記第2電流源に切り替わると、前記回生電流は、前記第2コンデンサおよび前記第3コンデンサに回生されることを特徴とする請求項1に記載の電磁石用電源装置。

【請求項 3】

前記第 2 電流源は、前記第 2 コンデンサと、前記第 3 コンデンサおよび整流素子からなる直列回路と、前記整流素子を短絡可能に構成された短絡手段とを有し、

前記短絡手段は、前記回生電流の回生先が前記第 1 電流源から前記第 2 電流源に切り替わると、非導通状態から導通状態となり、前記整流素子を短絡させることを特徴とする請求項 2 に記載の電磁石用電源装置。

【請求項 4】

前記第 1 電圧を出力する第 1 充電電源と、
前記第 2 電圧を出力する第 2 充電電源と、
前記第 3 電圧を出力する第 3 充電電源と、

を備えたことを特徴とする請求項 1 ~ 3 のいずれかに記載の電磁石用電源装置。

10

【請求項 5】

前記第 1 電圧を出力する第 1 充電電源と、
前記第 3 電圧を出力する第 3 充電電源と、
第 4 電圧を出力する第 4 充電電源と、
を備え、

前記第 2 電圧は、前記第 3 電圧および前記第 4 電圧の和電圧であることを特徴とする請求項 1 ~ 3 のいずれかに記載の電磁石用電源装置。

【発明の詳細な説明】

【技術分野】

20

【0001】

本発明は、加速器等で使用される電磁石にパルス状の大電流を印加するための電磁石用電源装置に関する。

【背景技術】

【0002】

物理化学実験や医療等の分野で使用される加速器には、電磁石にパルス状の大電流を印加するための電磁石用電源装置が備えられている。従来の電磁石用電源装置としては、例えば、非特許文献 1 に記載のワークローバ回路を採用したものが知られている。

【0003】

図 5 (A) に示すように、このタイプの電磁石用電源装置 100 は、第 1 コンデンサ 101 および該第 1 コンデンサ 101 よりも静電容量値が大きい第 2 コンデンサ 102 を備え、第 1 スイッチ 103 および第 2 スイッチ 104 を ON/OFF させることにより電磁石 105 に第 1 コンデンサ 101 および/または第 2 コンデンサ 102 の放電電流 (= 電磁石電流 I) が印加されるよう構成されている。

30

【0004】

より詳しくは、この電磁石用電源装置 100 では、第 1 コンデンサ 101 が数千 V の高電圧で、第 2 コンデンサ 102 が数百 V の電圧でそれぞれ予め充電されている。図 5 (B) に示すように、時間 t_0 において第 1 スイッチ 103 が ON されると、第 1 コンデンサ 101 の放電電流が電磁石 105 に供給され、電磁石電流 I が頂部 (例えば、数十 kA) まで一気に立ち上がる。時間 t_1 において第 1 スイッチ 103 が OFF されて第 2 スイッチ 104 が ON されると、第 2 コンデンサ 102 の放電電流が電磁石 105 に供給され、電磁石電流 I の電流値が頂部付近で維持される。その後、第 2 コンデンサ 102 の放電電流の減少とともに、電磁石電流 I の電流値は低下していく。

40

【0005】

図 6 に、電磁石用電源装置 100 とコンセプトがよく似た別の従来の電磁石用電源装置 200 を示す。同図に示すように、電磁石用電源装置 200 は、第 1 電流源 201 と、第 2 電流源 202 と、制御部 206 とを備えている。

【0006】

第 1 電流源 201 は、第 1 充電電源 210 から出力される数千 V の電圧で予め充電された第 1 コンデンサ 211 の放電電流を電磁石 205 に供給することにより、電磁石電流 I

50

を頂上まで一気に立ち上げ（図7（B）の時間 t_0 ~ 時間 t_1 ）、かつ電磁石205の逆起電圧による回生電流を第1コンデンサ211に回生させることにより、電磁石電流 I を頂上から一気に立ち下げる（図7（B）の時間 t_2 ~ 時間 t_3 ）よう構成されている。

【0007】

第2電流源202は、電磁石電流 I の立ち上げ後に、第2充電電源220から出力される数百Vの電圧で予め充電された第2コンデンサ221の放電電流を電磁石205に供給することにより、電磁石電流 I の立ち下げ前まで頂上における電流値を維持する（図7（B）の時間 t_1 ~ 時間 t_2 ）よう構成されている。

【0008】

この電磁石用電源装置200では、電磁石電流 I を立ち上げる期間（時間 t_0 ~ 時間 t_1 ）、電磁石電流 I を維持する期間（時間 t_1 ~ 時間 t_2 ）、および電磁石電流 I を立ち下げる期間（時間 t_2 ~ 時間 t_3 ）で、第1電流源201の2つのスイッチング素子215a、215dおよび第2電流源202の2つのスイッチング素子225a、225dの導通状態が切り替えられる。これらのスイッチング素子215a、215d、225a、225dの導通状態は、適当な駆動回路216、226を介して接続された制御部206によって切り替えられる。

【先行技術文献】

【非特許文献】

【0009】

【非特許文献1】田実、「コンデンサを用いたパルスパワー技術」、静電気学会誌、平成20年、第18巻、第4号、p. 355 - 363

【発明の概要】

【発明が解決しようとする課題】

【0010】

ところで、電磁石用電源装置200では、電磁石電流 I 立ち下げのゼロクロス時において、第1電流源201のダイオード215b、215cに並列接続されたサージ吸収用コンデンサ217b、217cの静電容量と電磁石205のインダクタンスとに起因して、電磁石電流 I が共振する。共振のエネルギーは、電磁石電流 I の変化量に比例し、電磁石電流 I の傾き（傾きの絶対値）が大きいほど大きくなる。

【0011】

電磁石用電源装置200では、電磁石電流 I を立ち下げる期間における電磁石205の両端の電圧（以下、「電磁石電圧」という）が、図7（A）に示すように、電磁石電流 I を立ち上げる期間における電磁石電圧とほぼ同じ大きさで逆極性の電圧値（-数千V）になるので、電磁石電流 I は、図7（B）に示すように、立ち上げ時と同程度の傾きをもって一気に立ち下がる。このため、電磁石用電源装置200では、共振のエネルギーが大きくなり、図8（B）に示すように、電磁石電流 I 立ち下げのゼロクロス付近で電磁石電流 I が大きく（例えば、頂上における電流値の10%以上）振動してしまう。

【0012】

本発明は上記事情に鑑みてなされたものであって、その課題とするところは、電磁石に供給するパルス状電流（電磁石電流）立ち下げのゼロクロス時における振動を抑制可能な電磁石用電源装置を提供することにある。

【課題を解決するための手段】

【0013】

上記課題を解決するために、本発明に係る電磁石用電源装置は、（1）電磁石にパルス状電流を印加する電磁石用電源装置であって、第1電圧で予め充電された第1コンデンサの第1放電電流を電磁石に供給することにより、パルス状電流を頂上まで立ち上げ、かつ電磁石の逆起電圧による回生電流を第1コンデンサに回生させることにより、パルス状電流を頂上から立ち下げる第1電流源と、パルス状電流の立ち上げ後に、第1電圧よりも低い第2電圧で予め充電された第2コンデンサの第2放電電流を電磁石に供給し、さらにその後、第2電圧よりも低い第3電圧で予め充電された、第2コンデンサよりも静電容量値

10

20

30

40

50

の大きい第3コンデンサの第3放電電流を第2放電電流とともに電磁石に供給することにより、パルス状電流の立ち下げ前までパルス状電流を頂部において維持する第2電流源と、を備え、パルス状電流の立ち下げの途中で、回生電流の回生先が第1電流源から第2電流源に切り替わることを特徴とする。

【0014】

この構成によれば、パルス状電流の立ち下げの途中で回生電流の回生先を第1電流源から第2電流源に切り替えることにより、電磁石電圧を低くして、パルス状電流の傾きを緩やかにすることができる。したがって、この構成によれば、パルス状電流立ち下げのゼロクロス時における振動を抑制することができる。なお、本明細書において、電圧の大小(高低)を比較するときは、その絶対値で比較するものとする。

10

【0015】

上記(1)の電磁石用電源装置では、(2)回生電流の回生先が第1電流源から第2電流源に切り替わると、回生電流は、第2コンデンサおよび第3コンデンサに回生されることが好ましい。

【0016】

この構成によれば、回生電流が第2コンデンサと該第2コンデンサよりも静電容量値の大きい第3コンデンサに回生されるので、回生電流により第2コンデンサの電圧値が跳ね上がってしまうのを防ぐことができ、パルス状電流の傾きをより確実に緩やかにすることができる。

20

【0017】

上記(2)の電磁石用電源装置では、(3)第2電流源が、第2コンデンサと、第3コンデンサおよび整流素子からなる直列回路と、整流素子を短絡可能に構成された短絡手段とを有している場合、短絡手段は、回生電流の回生先が第1電流源から第2電流源に切り替わると、非導通状態から導通状態となり、整流素子を短絡させるよう構成できる。

【0018】

上記(1)~(3)の電磁石用電源装置は、例えば、(4)第1電圧を出力する第1充電電源と、第2電圧を出力する第2充電電源と、第3電圧を出力する第3充電電源とを備えている。

【0019】

上記(1)~(3)電磁石用電源装置は、(5)第1電圧を出力する第1充電電源と、第3電圧を出力する第3充電電源と、第4電圧を出力する第4充電電源とを備え、第2電圧は、第3電圧および第4電圧の和電圧であってもよい。

30

【発明の効果】

【0020】

本発明によれば、電磁石に供給するパルス状電流立ち下げのゼロクロス時における振動を抑制可能な電磁石用電源装置を提供することができる。

【図面の簡単な説明】

【0021】

【図1】本発明の第1実施形態に係る電磁石用電源装置の回路図である。

【図2】第1実施形態に係る電磁石用電源装置の波形図であって、(A)は電磁石電圧の全体波形図、(B)は(A)の拡大波形図、(C)は電磁石電流の全体波形図、(D)は(C)の拡大波形図である。

40

【図3】第1実施形態に係る電磁石用電源装置の波形図であって、(A)は図2(A)における一点鎖線円A内の拡大波形図、(B)は図2(C)における一点鎖線円B内の拡大波形図である。

【図4】本発明の第2実施形態に係る電磁石用電源装置の回路図である。

【図5】(A)は従来の電磁石用電源装置の回路図、(B)は電磁石電流の波形図である。

【図6】従来の電磁石用電源装置の回路図である。

【図7】従来の電磁石用電源装置の波形図であって、(A)は電磁石電圧の全体波形図、

50

(B) は電磁石電流の全体波形図である。

【図 8】従来の電磁石用電源装置の波形図であって、(A) は図 7 (A) における一点鎖線円 A 内の拡大波形図、(B) は図 7 (B) における一点鎖線円 B 内の拡大波形図である。

【発明を実施するための形態】

【 0 0 2 2 】

以下、添付図面を参照して、本発明に係る電磁石用電源装置の好ましい実施形態について説明する。

【 0 0 2 3 】

[第 1 実施形態]

図 1 に、本発明の第 1 実施形態に係る電磁石用電源装置 1 A を示す。電磁石用電源装置 1 A は、電磁石 5 にパルス状の大電流である電磁石電流 I を印加するためのもので、同図に示すように、第 1 電流源 2 と、第 2 電流源 3 と、これらを制御する制御部 6 とを備えている。

【 0 0 2 4 】

第 1 電流源 2 は、第 1 電圧（例えば、数千 V）を出力する第 1 充電電源 2 0 と、第 1 電圧で充電される第 1 コンデンサ 2 1 と、Hブリッジ接続された 4 つのスイッチング素子 2 5 a ~ 2 5 d を備えている。4 つのスイッチング素子 2 5 a ~ 2 5 d には、各 1 つのサージ吸収用コンデンサ 2 7 a ~ 2 7 d が並列接続されている。

【 0 0 2 5 】

第 1 電流源 2 のスイッチング素子 2 5 a ~ 2 5 d はブリッジ回路部を構成し、第 1 スイッチング素子 2 5 a および第 2 スイッチング素子 2 5 b の接続点が第 1 出力端、第 3 スイッチング素子 2 5 c および第 4 スイッチング素子 2 5 d の接続点が第 2 出力端となっている。第 1 コンデンサ 2 1 は、このブリッジ回路部に並列接続されている。

【 0 0 2 6 】

第 1 電流源 2 の第 1 スイッチング素子 2 5 a および第 4 スイッチング素子 2 5 d は、IGBT (Insulated Gate Bipolar Transistor) 等のパワー半導体素子であり、第 1 スイッチング素子 2 5 a および第 4 スイッチング素子 2 5 d の制御端子であるゲートは適当な駆動回路 2 6 を介して制御部 6 に接続されている。

【 0 0 2 7 】

第 2 電流源 3 は、第 1 電圧よりも低い第 2 電圧（例えば、百数十 V）を出力する第 2 充電電源 3 0 と、第 2 電圧で充電される第 2 コンデンサ 3 1 と、第 2 電圧よりも低い第 3 電圧（例えば、1 0 0 V）を出力する第 3 充電電源 3 2 と、第 3 電圧で充電される第 2 コンデンサ 3 1 よりも静電容量値の大きい第 3 コンデンサ 3 3 と、第 3 コンデンサ 3 3 に直列接続された整流素子 3 4 と、Hブリッジ接続された 4 つのスイッチング素子 3 5 a ~ 3 5 d と、整流素子 3 4 に並列接続された第 5 スイッチング素子 3 5 e（本発明の「短絡手段」に相当）とを備えている。4 つのスイッチング素子 3 5 a ~ 3 5 d および第 5 スイッチング素子 3 5 e には、各 1 つのサージ吸収用コンデンサ 3 7 a ~ 3 7 e が並列接続されている。

【 0 0 2 8 】

第 2 電流源 3 のスイッチング素子 3 5 a ~ 3 5 d はブリッジ回路部を構成し、第 1 スイッチング素子 3 5 a および第 2 スイッチング素子 3 5 b の接続点が第 3 出力端、第 3 スイッチング素子 3 5 c および第 4 スイッチング素子 3 5 d の接続点が第 4 出力端となっている。第 2 コンデンサ 3 1 と、第 3 コンデンサ 3 3 および整流素子 3 4 の直列回路とは、このブリッジ回路部に並列接続されている。

【 0 0 2 9 】

第 2 電流源 3 の第 1 スイッチング素子 3 5 a、第 4 スイッチング素子 3 5 d および第 5 スイッチング素子 3 5 e は、IGBT 等のパワー半導体素子であり、第 1 スイッチング素子 3 5 a、第 4 スイッチング素子 3 5 d および第 5 スイッチング素子 3 5 e の制御端子であるゲートは適当な駆動回路 3 6 を介して制御部 6 に接続されている。

10

20

30

40

50

【 0 0 3 0 】

第 1 電流源 2 の第 1 出力端および第 2 電流源 3 の第 4 出力端は、電磁石 5 に接続されている。また、第 1 電流源 2 の第 2 出力端および第 2 電流源 3 の第 3 出力端は、直接接続されている。

【 0 0 3 1 】

なお、図 1 では、第 1 電流源 2 の第 1 スwitching 素子 2 5 a および第 4 スwitching 素子 2 5 d、第 2 電流源 3 の第 1 スwitching 素子 3 5 a、第 4 スwitching 素子 3 5 d および第 5 スwitching 素子 3 5 e は、制御部 6 によって制御されるため、これらのス switching 素子 2 5 a、2 5 d、3 5 a、3 5 d、3 5 e を ON (導通) / OFF (非導通) させるためには、各々駆動回路 2 6、3 6 が必要となる。

10

【 0 0 3 2 】

一方、第 1 電流源 2 の第 2 スwitching 素子 2 5 b および第 3 スwitching 素子 2 5 c、第 2 電流源 3 の第 2 スwitching 素子 3 5 b および第 3 スwitching 素子 3 5 c は、ON / OFF を切り替えることがなく、制御部 6 により制御する必要がないため、ダイオードのみでまかなうことができ、駆動回路 2 6、3 6 は不要である。図 1 において、ス switching 素子 2 5 b、2 5 c、3 5 b、3 5 c をダイオードで表現したのはこのためである。

【 0 0 3 3 】

図 2 に示すように、電磁石用電源装置 1 A の動作は I ~ V の 5 つのフェイズに分かれている。各フェイズにおいて、第 1 電流源 2 の第 1 スwitching 素子 2 5 a および第 4 スwitching 素子 2 5 d、並びに第 2 電流源 3 の第 1 スwitching 素子 3 5 a、第 4 スwitching 素子 3 5 d および第 5 スwitching 素子 3 5 e は、制御部 6 の制御下で、ON / OFF が下表のように切り替えられる。以下、各フェイズにおける電磁石用電源装置 1 A の動作を順に説明する。

20

【表 1】

		フェイズ I	フェイズ II	フェイズ III	フェイズ IV	フェイズ V
第1電流源	第1スイッチング素子25a	OFF	ON	OFF (ON)	OFF	OFF (ON)
	第4スイッチング素子25d	OFF	ON	ON (OFF)	OFF	ON (OFF)
第2電流源	第1スイッチング素子35a	OFF	OFF (ON)	ON	OFF (ON)	OFF
	第4スイッチング素子35d	OFF	ON (OFF)	ON	ON (OFF)	OFF
	第5スイッチング素子35e	OFF	OFF	OFF	ON	ON

30

【 0 0 3 4 】

(フェイズ I)

フェイズ I は準備フェイズであり、第 1 電流源 2 の第 1 スwitching 素子 2 5 a および第 4 スwitching 素子 2 5 d、第 2 電流源 3 の第 1 スwitching 素子 3 5 a、第 4 スwitching 素子 3 5 d および第 5 スwitching 素子 3 5 e を OFF に設定した状態で、第 1 コンデンサ 2 1、第 2 コンデンサ 3 1 および第 3 コンデンサ 3 3 の充電が行われる。

40

【 0 0 3 5 】

より詳しくは、第 1 コンデンサ 2 1 は、第 1 充電電源 2 0 から出力される第 1 電圧によって両端の電圧が数千 V になるまで充電され、第 2 コンデンサ 3 1 は、第 2 充電電源 3 0 から出力される第 2 電圧によって両端の電圧が百数十 V になるまで充電され、さらに第 3 コンデンサ 3 3 は、第 3 充電電源 3 2 から出力される第 3 電圧によって両端の電圧が第 2 の電圧より低い電圧 (例えば約 1 0 0 V) になるまで充電される。第 3 コンデンサ 3 3 には整流素子 3 4 が直列接続されているので、第 2 コンデンサ 3 1 が百数十 V まで充電されても、第 3 コンデンサ 3 3 が第 3 電圧の電圧値 (約 1 0 0 V) を超えて充電されることは

50

ない。

【0036】

第1電流源2のブリッジ回路部を構成する第1スイッチング素子25aおよび第4スイッチング素子25dはOFFである。また、第1電流源2の第2スイッチング素子25bおよび第3スイッチング素子25cもOFFである。すなわち、フェイズIでは、第1電流源2と電磁石5とが電氣的に切り離された状態となっており、第1電流源2から電磁石5に向けて電磁石電流Iが供給されることはない。同様に、第2電流源3と電磁石5も電氣的に切り離された状態となっているので、第2電流源3から電磁石5に向けて電磁石電流Iが供給されることはない。

【0037】

(フェイズII)

フェイズIIは、電流立ち上げフェイズである。フェイズIIでは、第1電流源2が第1コンデンサ21の第1放電電流を電磁石5に供給することにより、電磁石電流Iが頂部まで立ち上げられる。

【0038】

より詳しくは、フェイズIIでは、第1電流源2の第1スイッチング素子25aおよび第4スイッチング素子25d、第2電流源3の第4スイッチング素子35dがONに設定され、第2電流源3の第1スイッチング素子35aおよび第5スイッチング素子35eがOFFに設定される。このため、第1電流源2の第1スイッチング素子25a 第1電流源2の第1出力端 電磁石5 第2電流源3の第4出力端 第2電流源3の第4スイッチング素子35d 第2電流源3の第2スイッチング素子35b(ダイオード) 第2電流源3の第3出力端 第1電流源2の第2出力端 第1電流源2の第4スイッチング素子25dの経路で第1コンデンサ21の第1放電電流が流れる。これにより、電磁石電圧が第1コンデンサ21の充電電圧(=第1電圧、数千V)まで上昇し、電磁石電流Iが数十kAまで上昇する。

【0039】

なお、フェイズIIでは、第2電流源3の第1スイッチング素子35aをONに設定し、第2電流源3の第4スイッチング素子35dをOFFに設定してもよい。この場合、第1コンデンサ21の第1放電電流は、・・・第2電流源3の第4出力端 第2電流源3の第3スイッチング素子35c(ダイオード) 第2電流源3の第1スイッチング素子35a 第2電流源3の第3出力端・・・の経路で流れる。

【0040】

(フェイズIII)

フェイズIIIは、電流維持フェイズである。フェイズIIIでは、第2コンデンサ31と第3コンデンサ33および整流素子34からなる直列回路とが電磁石5に並列に接続され、第2電流源3が第2コンデンサ31の第2放電電流および第3コンデンサ33の第3放電電流を電磁石5に供給することにより、頂部における電磁石電流Iの電流値が一定に維持される。

【0041】

より詳しくは、フェイズIIIでは、第1電流源2の第4スイッチング素子25d、第2電流源3の第1スイッチング素子35aおよび第4スイッチング素子35dがONに設定され、第1電流源2の第1スイッチング素子25a、第2電流源3の第5スイッチング素子35eがOFFに設定される。このため、フェイズIIIに移行した当初は、第2電流源3の第1スイッチング素子35a 第2電流源3の第3出力端 第1電流源2の第2出力端 第1電流源2の第4スイッチング素子25d 第1電流源2の第2スイッチング素子25b(ダイオード) 第1電流源2の第1出力端 電磁石5 第2電流源3の第4出力端 第2電流源3の第4スイッチング素子35dの経路で第2コンデンサ31の第2放電電流が流れる。このとき、第2コンデンサ31の両端の電圧は、第2放電電流の放出とともに第2電圧(百数十V)から比較的急な勾配(以下「第1の傾き」という)で低下していく。したがって、図2(B)に示すように、電磁石電圧も同じ傾きで低下していく

10

20

30

40

50

【 0 0 4 2 】

第 2 コンデンサ 3 1 の両端の電圧が第 3 電圧を下回ると、整流素子 3 4 が導通状態となり、第 2 コンデンサ 3 1 の第 2 放電電流と同じ経路を通して第 3 コンデンサ 3 3 の第 3 放電電流も電磁石 5 に供給され始める。第 2 コンデンサ 3 1 の両端の電圧および第 3 コンデンサ 3 3 の両端の電圧は、第 2 および第 3 放電電流の放出とともに第 1 の傾きよりも緩やかな勾配（以下「第 2 の傾き」という）で低下していく。

【 0 0 4 3 】

第 1 の傾きは、第 2 コンデンサ 3 1 の静電容量値により調整することができ、第 2 の傾きは、第 2 コンデンサ 3 1 および第 3 コンデンサ 3 3 の静電容量値により調整することができる。具体的には、第 2 コンデンサ 3 1 の静電容量値を大きくすることで第 1 の傾きを小さくし、静電容量値を小さくすることで第 1 の傾きを大きくすることができる。同様に、第 2 コンデンサ 3 1 および第 3 コンデンサ 3 3 の総静電容量値を大きくすることで第 2 の傾きを小さくし、総静電容量値を小さくすることで第 2 の傾きを大きくすることができる。

10

【 0 0 4 4 】

また、傾きが切り替わるタイミングは、第 2 電圧および第 3 電圧の電圧差により調整することができる。具体的には、切り替えのタイミングを遅らせたい場合は、上記電圧差を大きくすればよい。反対に、早期に切り替えを行いたい場合は、上記電圧差を小さくすればよい。

20

【 0 0 4 5 】

本実施形態に係る電磁石用電源装置 1 A では、第 3 コンデンサ 3 3 の静電容量値を第 2 コンデンサ 3 1 の 1 0 倍以上に設定して第 2 の傾きを第 1 の傾きの約 1 / 1 0 にし、さらに第 2 電圧および第 3 電圧の電圧差を適当に調整することで、電磁石電圧波形を理想とする電磁石電圧波形に近似させている。

【 0 0 4 6 】

なお、フェイズ I I I では、第 1 電流源 2 の第 1 スイッチング素子 2 5 a を ON に設定し、第 1 電流源 2 の第 4 スイッチング素子 2 5 d を OFF に設定してもよい。この場合、第 2 および第 3 放電電流は、・・・第 1 電流源 2 の第 2 出力端 第 1 電流源 2 の第 3 スイッチング素子 2 5 c（ダイオード）第 1 電流源 2 の第 1 スイッチング素子 2 5 a 第 1 電流源 2 の第 1 出力端・・・の経路で流れる。

30

【 0 0 4 7 】

（フェイズ I V）

フェイズ I V は、電流立ち下げフェイズである。フェイズ I V では、電磁石 5 の逆起電圧 V_1 による回生電流を第 1 コンデンサ 2 1 に回生させることにより、電磁石電流 I が頂部から立ち下げられる。

【 0 0 4 8 】

より詳しくは、フェイズ I V では、第 2 電流源 3 の第 4 スイッチング素子 3 5 d および第 5 スイッチング素子 3 5 e が ON に設定され、第 1 電流源 2 の第 1 スイッチング素子 2 5 a および第 4 スイッチング素子 2 5 d、第 2 電流源 3 の第 1 スイッチング素子 3 5 a が OFF に設定される。すなわち、電磁石 5 は、第 1 コンデンサ 2 1 と電氣的に接続される一方、第 2 コンデンサ 3 1 および第 3 コンデンサ 3 3 と電氣的に切り離される。このため、フェイズ I V では、第 2 および第 3 放電電流の供給が停止するとともに、電磁石 5 には、第 1 充電電源 2 0 の出力電圧（第 1 電圧）とほぼ同じ大きさの逆起電圧 V_1 （-数千 V）が生じることとなる。

40

【 0 0 4 9 】

逆起電圧 V_1 による回生電流は、第 2 電流源 3 の第 4 出力端 第 2 電流源 3 の第 4 スイッチング素子 3 5 d 第 2 電流源 3 の第 2 スイッチング素子 3 5 b（ダイオード）第 2 電流源 3 の第 3 出力端 第 1 電流源 2 の第 2 出力端 第 1 電流源 2 の第 3 スイッチング素子 2 5 c（ダイオード）第 1 コンデンサ 2 1 第 1 電流源 2 の第 2 スイッチング素子 2

50

5 b (ダイオード) 第1電流源2の第1出力端の経路で流れる。これにより、逆起電圧 V_1 による回生電流が第1コンデンサ21に回生され、電磁石電流 I が、頂部から急峻な勾配(以下「第3の傾き」という)で一気に低下していく。

【0050】

なお、フェイズIVでは、第2電流源3の第1スイッチング素子35aをONに設定し、第2電流源3の第4スイッチング素子35dをOFFに設定してもよい。この場合、逆起電圧 V_1 による回生電流は、第2電流源3の第4出力端 第2電流源3の第3スイッチング素子35c (ダイオード) 第2電流源3の第1スイッチング素子35a 第2電流源3の第3出力端 ……の経路で流れる。

【0051】

(フェイズV)

フェイズVは、スローダウンフェイズである。フェイズVでは、第1コンデンサ21への回生を停止し、電磁石5の逆起電圧 V_2 ($V_2 < V_1$) による回生電流を第2コンデンサ31および第3コンデンサ33に回生させることにより、電磁石電流 I が緩やかに立ち下げられる。

【0052】

より詳しくは、フェイズVでは、第1電流源2の第4スイッチング素子25d、第2電流源3の第5スイッチング素子35eがONに設定され、第1電流源2の第1スイッチング素子25a、第2電流源3の第1スイッチング素子35aおよび第4スイッチング素子35dがOFFに設定される。すなわち、電磁石5は、第1コンデンサ21と電氣的に切り離される一方、第2コンデンサ31および第3コンデンサ33と電氣的に接続される。このため、フェイズVでは、電磁石5には、第2充電電源30の出力電圧(第2電圧)とほぼ同じ大きさの逆起電圧 V_2 ($V_2 < V_1$) が生じることとなる。

【0053】

逆起電圧 V_2 による回生電流は、第2電流源3の第4出力端 第2電流源3の第3スイッチング素子35c (ダイオード) 第2コンデンサ31 第2電流源3の第2スイッチング素子35b (ダイオード) 第2電流源3の第3出力端 第1電流源2の第2出力端 第1電流源2の第4スイッチング素子25d 第1電流源2の第2スイッチング素子25b (ダイオード) 第1電流源2の第1出力端の経路と、…… 第2電流源3の第3スイッチング素子35c (ダイオード) 第2電流源3の第5スイッチング素子35e 第3コンデンサ33 第2電流源3の第2スイッチング素子35b (ダイオード) ……の経路で流れる。これにより、逆起電圧 V_2 による回生電流が、第2コンデンサ31および第3コンデンサ33に回生され、電磁石電流 I が、第3の傾きよりも緩やかな勾配(以下「第4の傾き」という)で低下していく。

【0054】

なお、フェイズVでは、第1電流源2の第1スイッチング素子25aをONに設定し、第1電流源2の第4スイッチング素子25dをOFFに設定してもよい。この場合、逆起電圧 V_2 による回生電流は、…… 第1電流源2の第2出力端 第1電流源2の第3スイッチング素子25c (ダイオード) 第1電流源2の第1スイッチング素子25a 第1電流源2の第1出力端 ……の経路で流れる。

【0055】

結局、本実施形態に係る電磁石用電源装置1Aでは、電磁石電流 I の立ち下げの途中で、回生電流の回生先が第1コンデンサ21から第2コンデンサ31および第3コンデンサ33に切り替わって電磁石電圧が低くなるので、電磁石電流 I の勾配が緩やかになり、共振のエネルギーは小さくなる。したがって、本実施形態に係る電磁石用電源装置1Aによれば、図3(B)に示すように、電磁石電流 I 立ち下げのゼロクロス時における振動を抑制(例えば、頂部における電流値の0.1%以下に抑制)することができる。

【0056】

[第2実施形態]

図4に、本発明の第2実施形態に係る電磁石用電源装置1Bを示す。電磁石用電源装置

10

20

30

40

50

1 B は、第 2 電流源 3 ではなく、第 2 電流源 4 を備えている点において、第 1 実施形態に係る電磁石用電源装置 1 A と異なっている。

【 0 0 5 7 】

第 2 電流源 4 は、第 3 電圧（例えば、100V）を出力する第 3 充電電源 4 2 と、第 3 電圧で充電される第 3 コンデンサ 4 3 と、第 4 電圧（例えば、数十V）を出力する第 4 充電電源 4 0 と、第 3 電圧および第 4 電圧の和電圧（例えば、百数十V）である第 2 電圧で充電される第 2 コンデンサ 4 1 と、第 3 コンデンサ 4 3 に直列接続された整流素子 4 4 と、Hブリッジ接続された 4 つのスイッチング素子 4 5 a ~ 4 5 d と、整流素子 4 4 に並列接続された第 5 スwitching素子 4 5 e（本発明の「短絡手段」に相当）とを備えている。ただし、第 1 実施形態と同様、第 2 電流源 4 の第 2 スwitching素子 4 5 b および第 3 スwitching素子 4 5 c は、ON（導通）/OFF（非導通）を切り替えることがなく、制御部 6 により制御する必要がないため、ダイオードでまかなうことができ、駆動回路 4 6 は不要である。

10

【 0 0 5 8 】

本実施形態に係る電磁石用電源装置 1 B では、第 2 コンデンサ 4 1 が第 3 電圧および第 4 電圧の和電圧である第 2 電圧で充電されるので、フェイズ I において、第 2 コンデンサ 4 1 は第 3 コンデンサ 4 3 よりも高い電圧まで確実に充電される。したがって、電磁石用電源装置 1 B によれば、フェイズ I I I において、第 2 コンデンサ 4 1 の放電と第 3 コンデンサ 4 3 の放電とが同時に開始されてしまうのを確実に防ぐことができる。

【 0 0 5 9 】

また、本実施形態に係る電磁石用電源装置 1 B では、第 1 電流源 2 の第 1 スwitching素子 2 5 a および第 4 スwitching素子 2 5 d、並びに第 2 電流源 4 の第 1 スwitching素子 4 5 a、第 4 スwitching素子 4 5 b および第 5 スwitching素子 4 5 e を第 1 実施形態に係る電磁石用電源装置 1 A と同様に切り替えることで、電磁石電流 I の立ち下げの途中で電磁石電流 I の勾配を緩やかにすることができ、電磁石電流 I 立ち下げのゼロクロス時における振動を抑制することができる。

20

【 0 0 6 0 】

以上、本発明に係る電磁石用電源装置の好ましい実施形態について説明したが、本発明は上記構成に限定されるものではない。

【 0 0 6 1 】

例えば、上記各実施形態では、第 2 電流源 3（4）に第 5 スwitching素子 3 5 e（4 5 e）を設け、フェイズ V において回生電流を第 2 コンデンサ 3 1（4 1）および第 3 コンデンサ 3 3（4 3）に回生させているが、第 5 スwitching素子 3 5 e（4 5 e）を設けることなく、回生電流を第 2 コンデンサ 3 1（4 1）だけに回生させてもよい。回生電流を第 2 コンデンサ 3 1（4 1）だけに回生させた場合であっても、電磁石電流 I の勾配を緩やかにすることができるので、電磁石電流 I 立ち下げのゼロクロス時における振動を抑制することができる。

30

【 0 0 6 2 】

しかしながら、第 2 コンデンサ 3 1（4 1）は第 3 コンデンサ 3 3（4 3）よりも静電容量値が小さいため、大電流が流れると第 2 コンデンサ 3 1（4 1）の両端の電圧が跳ね上がってしまう場合がある。電圧が跳ね上がってしまう場合、電磁石電流 I の勾配が急峻になるので、電磁石電流 I 立ち下げのゼロクロス時における振動を抑制することができなくなる。

40

【 0 0 6 3 】

したがって、電磁石電流 I 立ち下げのゼロクロス時における振動を確実に抑制するためには、上記各実施形態に係る電磁石用電源装置 1 A（1 B）のように、第 5 スwitching素子 3 5 e（4 5 e）を設け、フェイズ V において回生電流を第 2 コンデンサ 3 1（4 1）および第 3 コンデンサ 3 3（4 3）に回生させることが好ましい。

【 0 0 6 4 】

また、上記各実施形態において、電磁石電流 I を第 4 の傾きよりもさらに緩やかな勾配

50

で低下させるために、フェイズV Iを追加してもよい。フェイズV Iでは、第1電流源2の第1スイッチング素子25aおよび第4スイッチング素子25d、並びに第2電流源3(4)の第1スイッチング素子35a(45a)、第4スイッチング素子35d(45b)および第5スイッチング素子35e(45e)は、制御部6の制御下で、ON/OFFが下表のように切り替えられる。

【表2】

		フェイズ VI
第1 電流源	第1スイッチング素子25a	OFF(ON)
	第4スイッチング素子25d	ON(OFF)
第2 電流源	第1スイッチング素子35a(45a)	OFF(ON)
	第4スイッチング素子35d(45d)	ON(OFF)
	第5スイッチング素子35e(45e)	OFF

10

【0065】

これにより、電磁石5は第1コンデンサ21、第2コンデンサ31(41)および第3コンデンサ33(43)と電氣的に切り離された状態となるので、回生電流は、第1コンデンサ21、第2コンデンサ31(41)および第3コンデンサ33(43)に回生されることなく、第1電流源2および第2電流源3(4)内を流れ、電磁石電流Iが、第4の傾きよりもさらに緩やかな勾配で立ち下げられる。

20

【0066】

さらに、上記各実施形態では、異なる電圧で予め充電された2つのコンデンサ(第2コンデンサ31(41)、第3コンデンサ33(43))の放電電流により電磁石電流Iの頂部における電流値を一定に維持したが、電磁石電圧波形を理想とする電磁石電圧波形により近似させるという観点から、コンデンサの数は3つ以上とし、電磁石電圧の傾きを2回以上、切り替えることがより好ましい。コンデンサの数を3つ以上とする場合、追加した各コンデンサに整流素子34(44)を直列接続し、かつ各整流素子34(44)にスイッチング素子(本発明の「短絡手段」に相当)を並列接続し、追加したスイッチング素子を、第5スイッチング素子35e(45e)と同様にON/OFFさせることが好ましい。

30

【0067】

また、上記各実施形態における第1電流源2のスイッチング素子25a~25dおよび第2電流源3(4)のスイッチング素子35a~35e(45a~45e)は、いずれもIGBTとダイオードの並列回路で構成することができる。

【符号の説明】

【0068】

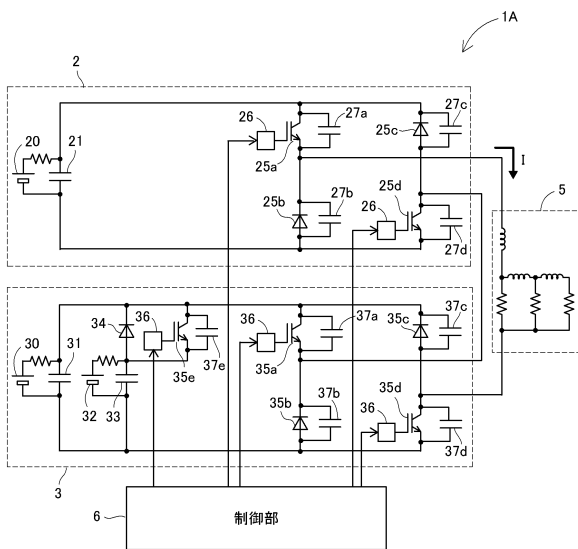
- 1A、1B 電磁石用電源装置
- 2 第1電流源
- 3、4 第2電流源
- 5 電磁石
- 6 制御部
- 20 第1充電電源
- 21 第1コンデンサ
- 25a~25d 第1電流源の第1~第4スイッチング素子
- 26、36、46 駆動回路
- 27a~27d、37a~37d、47a~47d サージ吸収用コンデンサ
- 30 第2充電電源

40

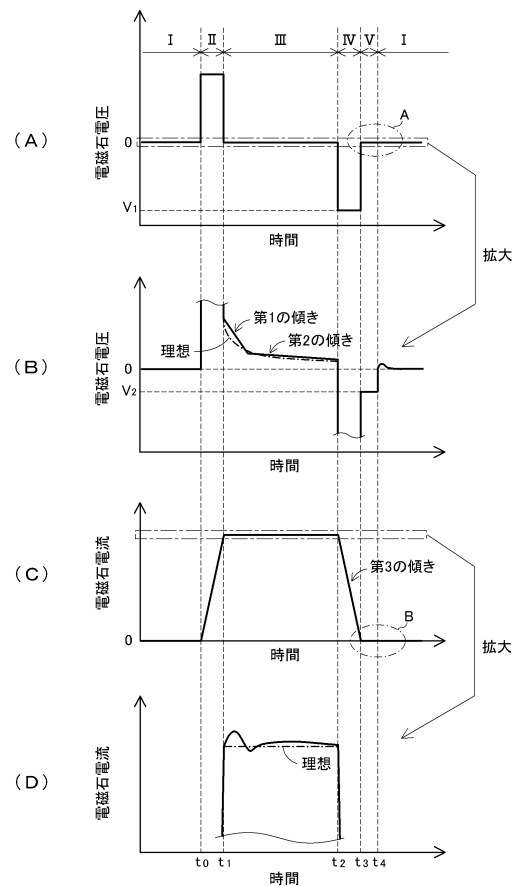
50

- 3 1、4 1 第2コンデンサ
- 3 2、4 2 第3充電電源
- 3 3、4 3 第3コンデンサ
- 3 4、4 4 整流素子
- 3 5 a ~ 3 5 d、4 5 a ~ 4 5 d、 第2電流源の第1 ~ 第4スイッチング素子
- 3 5 e、4 5 e、 第2電流源の第5スイッチング素子
- 4 0 第4充電電源

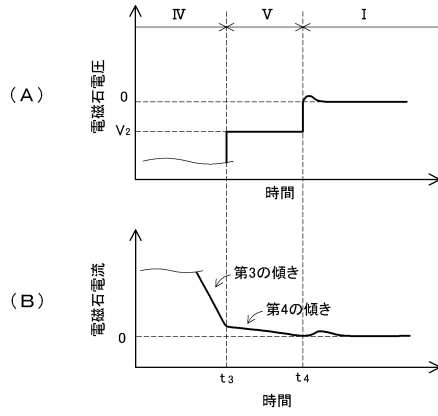
【図1】



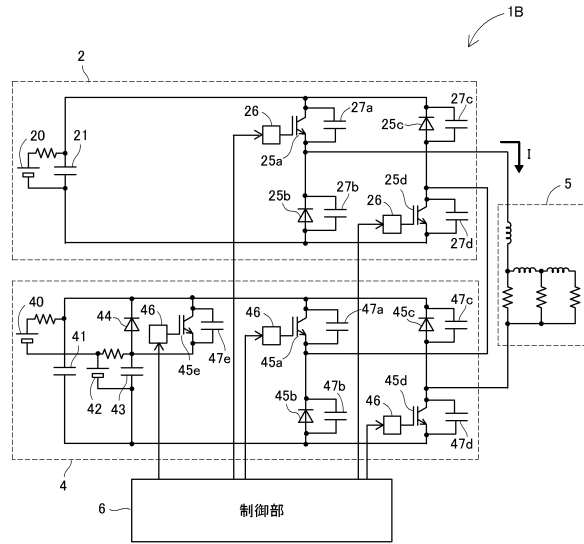
【図2】



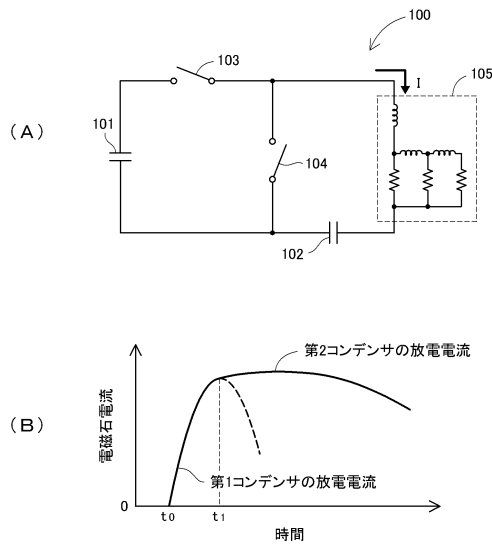
【図3】



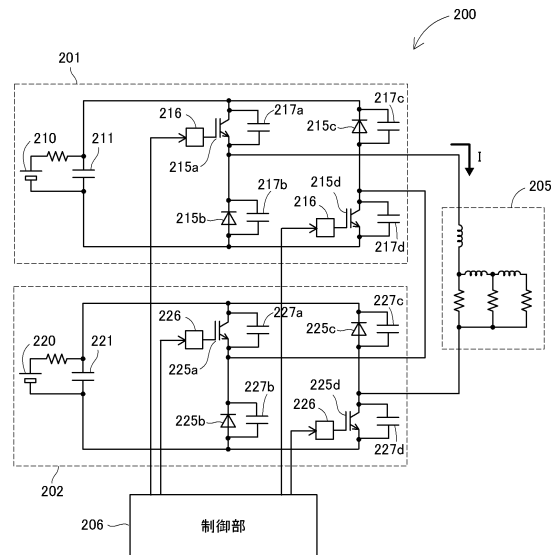
【図4】



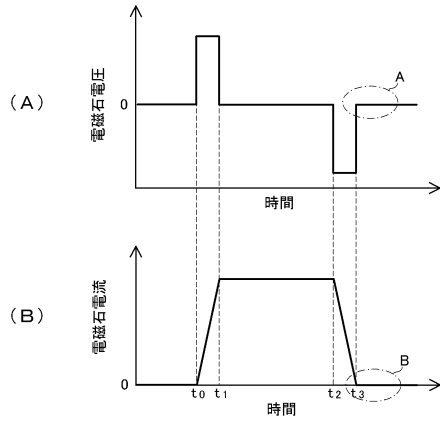
【図5】



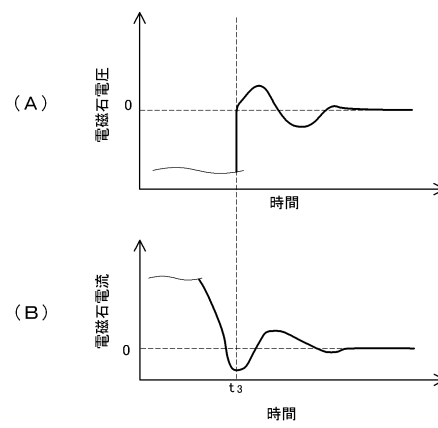
【図6】



【図7】



【図8】



フロントページの続き

(72)発明者 高柳 智弘

茨城県那珂郡東海村白方白根2番地4 独立行政法人日本原子力研究開発機構 東海研究開発センター 原子力科学研究所内

(72)発明者 林 直樹

茨城県那珂郡東海村白方白根2番地4 独立行政法人日本原子力研究開発機構 東海研究開発センター 原子力科学研究所内

審査官 久保田 昌晴

(56)参考文献 特開平5-36523(JP,A)

特開2007-288466(JP,A)

特開2008-63993(JP,A)

特開2008-75516(JP,A)

特開2012-243503(JP,A)

(58)調査した分野(Int.Cl., DB名)

H01F 7/18 - 7/20

H02M 9/00 - 11/00

H05H 3/00 - 15/00